



PREMIER MINISTRE

Secrétariat général de la défense nationale

Direction centrale de la sécurité des systèmes d'information

Rapport de certification 2007/03

Microcontrôleur sécurisé ATMEL AT90SC6404RT rev. B

Paris, le 9 février 2007

*Le Directeur central de la sécurité des
systèmes d'information*

Patrick Pailloux
[ORIGINAL SIGNE]



Avertissement

Ce rapport est destiné à fournir aux commanditaires un document leur permettant d'attester du niveau de sécurité offert par le produit dans les conditions d'utilisation ou d'exploitation définies dans ce rapport pour la version qui a été évaluée. Il est destiné également à fournir à l'acquéreur potentiel du produit les conditions dans lesquelles il pourra exploiter ou utiliser le produit de manière à se trouver dans les conditions d'utilisation pour lesquelles le produit a été évalué et certifié ; c'est pourquoi ce rapport de certification doit être lu conjointement aux guides d'utilisation et d'administration évalués ainsi qu'à la cible de sécurité du produit qui décrit les menaces, les hypothèses sur l'environnement et les conditions d'emploi présumées afin que l'utilisateur puisse juger de l'adéquation du produit à son besoin en termes d'objectifs de sécurité.

La certification ne constitue pas en soi une recommandation du produit par la Direction centrale de la sécurité des systèmes d'information (DCSSI), et ne garantit pas que le produit certifié soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense nationale
Direction centrale de la sécurité des systèmes d'information
Centre de certification
51, boulevard de la Tour Maubourg
75700 Paris cedex 07 SP

certification.dcssi@sgdn.pm.gouv.fr

La reproduction de ce document sans altération ni coupure est autorisée.



Référence du rapport de certification

2007/03

Nom du produit

Microcontrôleur sécurisé ATMEL AT90SC6404RT rev. B

Référence/version du produit

AT90SC6404RT, référence AT58884 révision B

Conformité à un profil de protection

PP/9806

Critères d'évaluation et version

Critères Communs version 2.3

Niveau d'évaluation

EAL 5 augmenté
ALC_DVS.2, AVA_MSU.3, AVA_VLA.4

Développeur(s)

ATMEL Smart Card ICs
Maxwell Building - Scottish Enterprise technology Park
East Kilbride, G75 0QR - Ecosse, Royaume-Uni

Commanditaire

ATMEL Smart Card ICs
Maxwell Building - Scottish Enterprise technology Park
East Kilbride, G75 0QR - Ecosse, Royaume-Uni

Centre d'évaluation

CEACI (Thales Security Systems – CNES)
18 avenue Edouard Belin, 31401 Toulouse Cedex 9, France
Tél : +33 (0)5 62 88 28 01, mél : ceaci@cnes.fr

Accords de reconnaissance applicables



Le produit est reconnu au niveau EAL4

Préface

La certification

La certification de la sécurité offerte par les produits et les systèmes des technologies de l'information est régie par le décret 2002-535 du 18 avril 2002, publié au Journal officiel de la République française. Ce décret indique que :

- La direction centrale de la sécurité des systèmes d'information élabore les **rapports de certification**. Ces rapports précisent les caractéristiques des objectifs de sécurité proposés. Ils peuvent comporter tout avertissement que ses rédacteurs estiment utile de mentionner pour des raisons de sécurité. Ils sont, au choix des commanditaires, communiqués ou non à des tiers ou rendus publics (article 7).
- Les **certificats** délivrés par le Premier ministre attestent que l'exemplaire des produits ou systèmes soumis à évaluation répond aux caractéristiques de sécurité spécifiées. Ils attestent également que les évaluations ont été conduites conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises (article 8).

Les procédures de certification sont disponibles sur le site Internet www.ssi.gouv.fr.



Table des matières

| | |
|---|-----------|
| 1. LE PRODUIT | 6 |
| 1.1. PRESENTATION DU PRODUIT | 6 |
| 1.2. DESCRIPTION DU PRODUIT EVALUE | 6 |
| 1.2.1. <i>Identification du produit</i> | 6 |
| 1.2.2. <i>Services de sécurité</i> | 6 |
| 1.2.3. <i>Architecture</i> | 7 |
| 1.2.4. <i>Cycle de vie</i> | 8 |
| 1.2.5. <i>Configuration évaluée</i> | 9 |
| 2. L’EVALUATION | 10 |
| 2.1. REFERENTIELS D’EVALUATION..... | 10 |
| 2.2. TRAVAUX D’EVALUATION | 10 |
| 2.3. ANALYSE DE LA RESISTANCE DES MECANISMES CRYPTOGRAPHIQUES | 10 |
| 3. LA CERTIFICATION | 11 |
| 3.1. CONCLUSION..... | 11 |
| 3.2. RESTRICTIONS D’USAGE..... | 11 |
| 3.3. RECONNAISSANCE DU CERTIFICAT | 11 |
| 3.3.1. <i>Reconnaissance européenne (SOG-IS)</i> | 11 |
| 3.3.2. <i>Reconnaissance internationale critères communs (CCRA)</i> | 12 |
| ANNEXE 1. NIVEAU D’EVALUATION DU PRODUIT..... | 13 |
| ANNEXE 2. REFERENCES DOCUMENTAIRES DU PRODUIT EVALUE | 14 |
| ANNEXE 3. REFERENCES LIEES A LA CERTIFICATION | 16 |

1. Le produit

1.1. Présentation du produit

Le produit évalué est le microcontrôleur sécurisé AT90SC6404RT, référence AT58884 révision B.

Ce microcontrôleur appartient à la famille de produits AVR ASL4 développée par Atmel Smart Card Ics.

Le microcontrôleur seul n'est pas un produit utilisable en tant que tel. Il est destiné à héberger une ou plusieurs applications. Il peut être inséré dans un support plastique pour constituer une carte à puce. Les usages possibles de cette carte sont multiples (documents d'identité sécurisés, applications bancaires, télévision à péage, transport, santé,...) en fonction des logiciels applicatifs qui seront embarqués. Ces logiciels ne font pas partie de la présente évaluation.

1.2. Description du produit évalué

La cible de sécurité [ST] définit le produit évalué, ses fonctionnalités de sécurité évaluées et son environnement d'exploitation.

Cette cible de sécurité est conforme au profil de protection [PP9806].

1.2.1. Identification du produit

Les éléments constitutifs du produit sont identifiés dans la liste de configuration [CONF].

La version certifiée du produit est identifiable par les éléments suivants :

- Nom du produit : AT90SC6404RT, et son numéro d'identification : AT58884. Cette information peut être vérifiée en utilisant le registre de numéro de série SN_0, qui contient la donnée hexadécimale 0x1D (voir [GUIDES], document « AT90SC6404RT Datasheet » section 20.1.1.).
- Silicium révision B. Contrairement aux spécifications décrites dans le document « AT90SC6404RT Datasheet », cette information ne peut pas être vérifiée en utilisant le numéro de série SN_1. ATMEL propose donc le processus suivant : les clients contactent ATMEL avec l'information « batch number » (Registre SN_2 à SN_8). ATMEL enverra alors les données d'identification (révision silicium).
- Le produit lui-même peut être physiquement identifié par ses numéros de réticules identifiés dans le document « Patern and mask list » (cf. [CONF]), et visibles au microscope sur la surface métallique du produit.

1.2.2. Services de sécurité

Les principaux services de sécurité fournis par le produit sont :

- procédure d'entrée en mode « test » ;
- protection du contenu des mémoires en mode « test » ;
- désactivation du mode « test » ;
- test du produit ;



- détection des erreurs ;
- pare-feu ;
- audit d'évènements ;
- actions associées aux évènements ;
- non observabilité ;
- cryptographie ;
- procédure d'entrée en mode « diagnostic » ;
- protection du contenu des mémoires en mode « diagnostic ».

1.2.3. Architecture

Le microcontrôleur AT90SC6404RT est constitué des éléments suivants :

- processeur AVR Risc ;
- 64ko de mémoire ROM pour le stockage des programmes ;
- 4ko de mémoire EEPROM pour le stockage des programmes et des données avec 64 octets d'OTP et 192 octets accessibles par bit ;
- 2ko de mémoire RAM statique utilisateur ;
- un accélérateur de calcul de checksum 32 bits ;
- un périphérique CRC-16/32 ;
- un générateur de nombres aléatoires ;
- un accélérateur de calcul cryptographique DES/3DES ;
- des détecteurs tension, fréquence, température et lumière ultraviolette ;
- un firewall protégeant l'accès à toutes les mémoires et tous les périphériques ;
- un régulateur de tension (le microcontrôleur fonctionne dans une gamme de tension de 2.7V à 5.5V) ;
- périphériques incluant 2 Timers, 1 port série avec une interface et un contrôleur conforme au standard ISO7816 ;
- une structure de test dédiée, sciée lors de la mise en micro-module et accessible uniquement en mode test pour les tests de production.

1.2.4. Cycle de vie

Le cycle de vie du produit est le suivant :

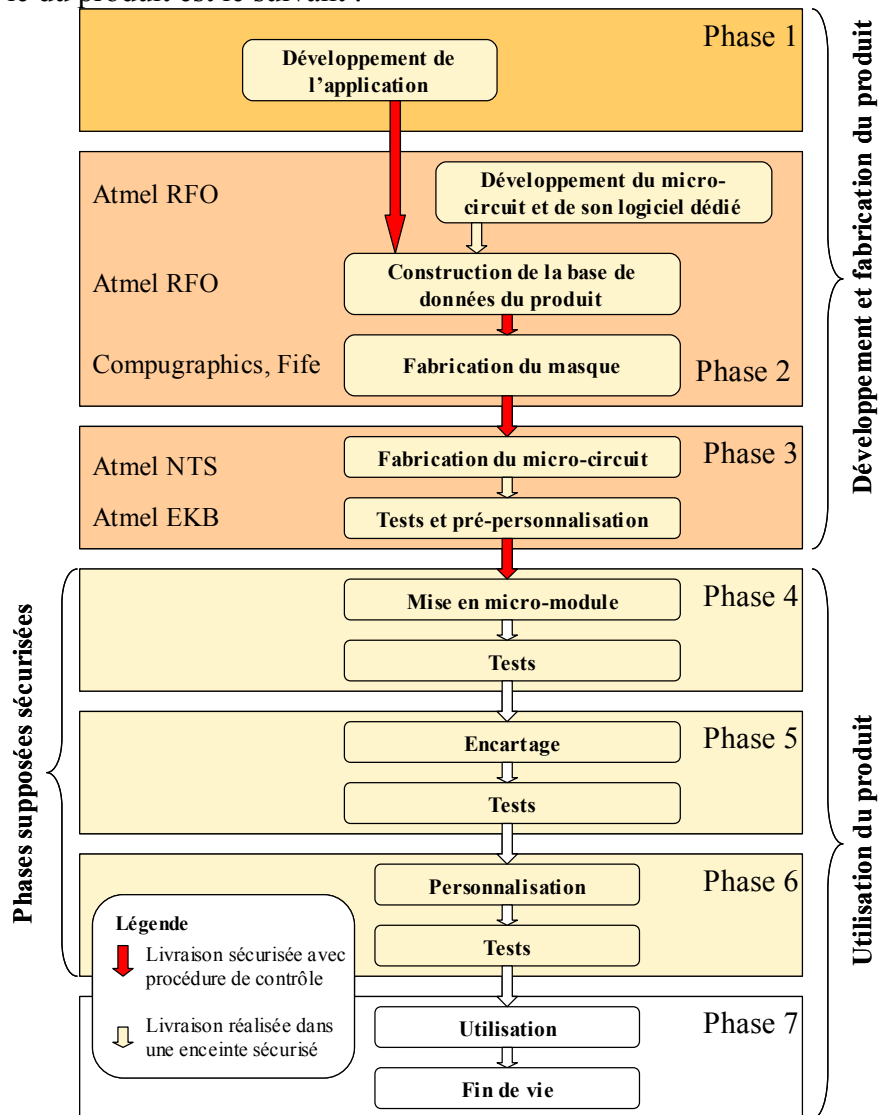


Figure 1 - Cycle de vie du produit

Le micro-circuit est développé et testé par :

Atmel East Kilbride

Maxwell Building
 Scottish Enterprise technology Park
 East Kilbride, G75 0QR
 Ecosse, Royaume-Uni.

La base de données de fabrication du masque du micro-circuit est réalisée par :

Atmel Rousset

Z.I. Rousset Peynier
 13106 Rousset Cedex
 France.

Les réticules du micro-circuit sont fabriqués par :

**Compugraphics International Ltd**

Newark Road North
Eastfield industrial Estate
Glenrothes
Fife, KY7 4NT
Ecosse, Royaume-Uni.

Le microcontrôleur est fabriqué par :

Atmel North Tyneside

Middle Engine Lane
Silverlink business Park
North Tyneside, NE28 9N2
Royaume Uni

Le microcontrôleur comporte deux modes d'utilisation :

- un mode « Test », dans lequel le microcontrôleur fonctionne sous le contrôle d'un logiciel de test écrit en mémoire EEPROM à l'aide d'une interface de test et utilisé sous le contrôle d'un système de test externe. Ce mode requiert une authentification de l'administrateur. Il n'est utilisable que par le personnel autorisé de l'équipe du développement et dans un environnement sécurisé. Après la phase de test, le mode « test » est inhibé de façon irréversible par découpage du « wafer ». L'interface de test n'est alors plus accessible ;
- un mode « utilisateur », dans lequel le microcontrôleur fonctionne sous le contrôle du logiciel embarqué de la carte à puce. Les utilisateurs finaux ne peuvent utiliser le microcontrôleur que dans ce mode.

1.2.5. Configuration évaluée

Ce rapport de certification présente les travaux d'évaluation relatifs au microcontrôleur seul. Toute application, éventuellement embarquée pour les besoins de l'évaluation, ne fait pas partie du périmètre d'évaluation.

En regard du cycle de vie, le produit évalué est celui qui sort de la phase de fabrication, tests et pré-personnalisation (phase 3).

Pour les besoins de l'évaluation, le microcontrôleur AT90SC6404RT a été fourni au centre d'évaluation avec un système d'exploitation logiciel dédié, dans un mode dit « ouvert¹ ».

¹ Mode permettant de charger et d'exécuter du code natif en EEPROM et de déconnecter les mécanismes sécuritaires paramétrables.

2. L'évaluation

2.1. Référentiels d'évaluation

L'évaluation a été menée conformément aux **Critères Communs version 2.3** [CC] et à la méthodologie d'évaluation définie dans le manuel CEM [CEM].

Pour les composants d'assurance supérieurs au niveau EAL4, des méthodes propres au centre d'évaluation, validées par la DCSSI et compatibles avec le document [AIS34], ont été utilisées.

Pour répondre aux spécificités des cartes à puce, les guides [CCIC] et [CCAP] ont été appliqués.

2.2. Travaux d'évaluation

L'évaluation s'appuie sur les résultats d'évaluation du produit « Microcontrôleur sécurisé ATMEL AT90SC6404RT rev. I » certifié en date du 8 septembre 2006 sous la référence 2006/14 (cf. [2006/14]).

Le rapport technique d'évaluation [RTE], remis à la DCSSI le 7 février 2007, détaille les travaux menés par le centre d'évaluation et atteste que toutes les tâches d'évaluation sont à « réussite ».

2.3. Analyse de la résistance des mécanismes cryptographiques

La résistance des mécanismes cryptographiques n'a pas été analysée par la DCSSI.



3. La certification

3.1. Conclusion

L'évaluation, identifiée au chapitre 2 et décrite dans le rapport technique d'évaluation [RTE], a été conduite conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises par un centre d'évaluation agréé. L'ensemble des travaux d'évaluation réalisés permet la délivrance d'un certificat conformément au décret 2002-535.

Ce certificat atteste que le produit « Microcontrôleur sécurisé ATMEL AT90SC6404RT rev. B » soumis à l'évaluation répond aux caractéristiques de sécurité spécifiées dans sa cible de sécurité [ST] pour le niveau d'évaluation EAL5 augmenté.

3.2. Restrictions d'usage

Ce certificat porte sur le produit spécifié au chapitre 1.2 du présent rapport de certification.

Ce certificat donne une appréciation de la résistance du produit AT90SC6404RT à des attaques qui sont fortement génériques du fait de l'absence d'application spécifique embarquée. Par conséquent, la sécurité d'un produit complet construit sur le micro-circuit ne pourra être appréciée que par une évaluation du produit complet, laquelle pourra être réalisée en se basant sur les résultats de l'évaluation citée au chapitre 2.

L'utilisateur du produit certifié devra s'assurer du respect des objectifs de sécurité sur l'environnement d'exploitation spécifiés dans la cible de sécurité [ST] et suivre les recommandations se trouvant dans les guides fournis [GUIDES], notamment :

- la communication entre un produit développé sur le microcontrôleur sécurisé et d'autres produits doit être sécurisée (en termes de protocole et de procédure) ;
- le système (terminal, communication,...) doit garantir la confidentialité et l'intégrité des données sensibles qu'il stocke ou qu'il traite.

3.3. Reconnaissance du certificat

3.3.1. Reconnaissance européenne (SOG-IS)

Ce certificat est émis dans les conditions de l'accord du SOG-IS [SOG-IS].

L'accord de reconnaissance européen du SOG-IS de 1999 permet la reconnaissance, par les pays signataires de l'accord¹, des certificats ITSEC et Critères Communs. La reconnaissance

¹ Les pays signataires de l'accord SOG-IS sont : l'Allemagne, l'Espagne, la Finlande, la France, la Grèce, l'Italie, la Norvège, les Pays-Bas, le Portugal, le Royaume-Uni, la Suède et la Suisse.

européenne s'applique jusqu'au niveau ITSEC E6 et CC EAL7. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



3.3.2. Reconnaissance internationale critères communs (CCRA)

Ce certificat est émis dans les conditions de l'accord du CC RA [CC RA].

L'accord Common Criteria Recognition Arrangement permet la reconnaissance, par les pays signataires¹, des certificats Critères Communs. La reconnaissance s'applique jusqu'aux composants d'assurance du niveau CC EAL4 ainsi qu'à la famille ALC_FLR. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



¹ Les pays signataires de l'accord sont : l'Allemagne, l'Australie, l'Autriche, le Canada, la Corée du Sud, le Danemark, l'Espagne, les États-Unis, la Finlande, la France, la Grèce, la Hongrie, l'Inde, Israël, l'Italie, le Japon, la Nouvelle-Zélande, la Norvège, les Pays-Bas, la République Tchèque, le Royaume-Uni, Singapour, la Suède et la Turquie.



Annexe 1. Niveau d'évaluation du produit

| Classe | Famille | Composants par niveau d'assurance | | | | | | | Niveau d'assurance retenu pour le produit | |
|--------------------------------------|---------|-----------------------------------|-------|-------|-------|-------|-------|-------|---|--|
| | | EAL 1 | EAL 2 | EAL 3 | EAL 4 | EAL 5 | EAL 6 | EAL 7 | EAL 5+ | Intitulé du composant |
| ACM Gestion de configuration | ACM_AUT | | | | 1 | 1 | 2 | 2 | 1 | Partial CM automation |
| | ACM_CAP | 1 | 2 | 3 | 4 | 4 | 5 | 5 | 4 | Configuration support and acceptance procedures |
| | ACM_SCP | | | 1 | 2 | 3 | 3 | 3 | 3 | Development tools CM coverage |
| ADO Livraison et opération | ADO_DEL | | 1 | 1 | 2 | 2 | 2 | 3 | 2 | Detection of modification |
| | ADO_IGS | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | Installation, generation and start-up procedures |
| ADV Développement | ADV_FSP | 1 | 1 | 1 | 2 | 3 | 3 | 4 | 3 | Semiformal functional specification |
| | ADV_HLD | | 1 | 2 | 2 | 3 | 4 | 5 | 3 | Semiformal high-level design |
| | ADV_IMP | | | | 1 | 2 | 3 | 3 | 2 | Implementation of the TSF |
| | ADV_INT | | | | | 1 | 2 | 3 | 1 | Modularity |
| | ADV_LLD | | | | 1 | 1 | 2 | 2 | 1 | Descriptive low-level design |
| | ADV_RCR | 1 | 1 | 1 | 1 | 2 | 2 | 3 | 2 | Semiformal correspondence demonstration |
| | ADV_SPM | | | | 1 | 3 | 3 | 3 | 3 | Formal TOE security policy model |
| AGD Guides d'utilisation | AGD_ADM | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | Administrator guidance |
| | AGD_USR | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | User guidance |
| ALC Support au cycle de vie | ALC_DVS | | | 1 | 1 | 1 | 2 | 2 | 2 | Sufficiency of security measures |
| | ALC_FLR | | | | | | | | | |
| | ALC_LCD | | | | 1 | 2 | 2 | 3 | 2 | Standardised life-cycle model |
| | ALC_TAT | | | | 1 | 2 | 3 | 3 | 2 | Compliance with implementation standards |
| ATE Tests | ATE_COV | | 1 | 2 | 2 | 2 | 3 | 3 | 2 | Analysis of coverage |
| | ATE_DPT | | | 1 | 1 | 2 | 2 | 3 | 2 | Testing: low-level design |
| | ATE_FUN | | 1 | 1 | 1 | 1 | 2 | 2 | 1 | Functional testing |
| | ATE_IND | 1 | 2 | 2 | 2 | 2 | 2 | 3 | 2 | Independent testing – sample |
| AVA Estimation des vulnérabilités | AVA_CCA | | | | | 1 | 2 | 2 | 1 | Covert channel analysis |
| | AVA_MSU | | | 1 | 2 | 2 | 3 | 3 | 3 | Analysis and testing of insecure states |
| | AVA_SOF | | 1 | 1 | 1 | 1 | 1 | 1 | 1 | Strength of TOE security function evaluation |
| | AVA_VLA | | 1 | 1 | 2 | 3 | 4 | 4 | 4 | Highly resistant |

Annexe 2. Références documentaires du produit évalué

| | |
|-----------|--|
| [2006/14] | Rapport de certification 2006/14 - Microcontrôleur sécurisé ATMEL AT90SC6404RT rev. I, 8 septembre 2006, SGDN/DCSSI |
| [ST] | <p>Cible de sécurité de référence pour l'évaluation :</p> <ul style="list-style-type: none"> - Pollux Security target, Référence : Pollux_ST_V2.5_13Nov06 ATMEL Smart Card ICs <p>Pour les besoins de publication la cible de sécurité suivante a été fournie et validée dans le cadre de cette évaluation :</p> <ul style="list-style-type: none"> - AT90SC6404RT Security Target Lite – EAL5+, Référence : TPG0130B_10Jan07 ATMEL Smart Card ICs |
| [RTE] | <p>Rapport technique d'évaluation :</p> <ul style="list-style-type: none"> - Evaluation Technical Report - Project: Pollux5 rev B, Référence : POB_ETR_V1.0 CEACI <p>Pour le besoin des évaluations en composition avec ce microcontrôleur un rapport technique pour la composition a été validé :</p> <ul style="list-style-type: none"> - ETR LITE for composition - ATMEL AT90SC6404RT MCU Device (AT58884) Rev: B, Référence : POB_ETR_Lite_V1.0 CEACI |
| [CONF] | <p>Liste de configuration du design :</p> <ul style="list-style-type: none"> - Pollux Design Configuration List, Référence : Pollux_DCL_V3.1_17Jul06, ATMEL Smart Card ICs <p>Liste de configuration de la fabrication :</p> <ul style="list-style-type: none"> - Pollux Manufacturing Configuration List, Référence : Pollux_MCL_V3.1_17Jul06, ATMEL Smart Card ICs <p>Liste des patterns et des masques :</p> <ul style="list-style-type: none"> - Pollux Pattern & Mask List, Référence : Pollux_PML_RevB_14Nov06, ATMEL Smart Card ICs <p>Liste des outils de développement :</p> <ul style="list-style-type: none"> - AT90SC Development Tools Configuration List, Référence : AT90SC_DTCL_V1.1_13Dec05 ATMEL Smart Card ICs <p>Liste des fournitures ATMEL :</p> <ul style="list-style-type: none"> - Pollux Deliverables List, Référence : Pollux EAL5 EDL_05Feb07, ATMEL Smart Card ICs |



| | |
|-----------|---|
| [GUIDES] | <p>Un document générique sert d'interface pour toute la documentation d'utilisation :</p> <ul style="list-style-type: none"> - AT90SC AGD Interface Document, Référence : AT90SC_AGD_V2.0_22Sep05, ATMEL Smart Card ICs <p>Les documents associés sont :</p> <ul style="list-style-type: none"> - AT90SC6404RT Technical Data Sheet, Référence : TPR0125A-26Feb04 ATMEL Smart Card Ics - Errata Sheet AT90SC6404RT Rev I - Full NVM Erase, Référence : TPR0191 AX-SMIC, ATMEL Smart Card Ics - Atmel AT90SC Addressing Modes and Instruction Set, Référence : 1323C-03May04 ATMEL Smart Card Ics - Security Recommendations for AT90SC ASL4 Products, Référence : TPR0066G-05Jul05 ATMEL Smart Card ICs - Generating unpredictable random numbers on the AT90SC family devices, Référence : 1573CX_SMIC_21mar03 ATMEL Smart Card ICs - Using the supervisor and user modes on the AT90SC ASL4 products, Référence : TPR0095A-11Mar03 ATMEL Smart Card Ics - Secured Hardware DES/TDES on AT90SC ASL4 Products, Référence : TPR0063E-05Aug04 ATMEL Smart Card Ics - Checksum Accelerator use on the AT90SC ASL4 products, Référence : TPR0065A-02Jul02 ATMEL Smart Card Ics - POLLUX Wafer Saw Recommendation, Référence : Pollux_WSR_V1.0, 14Jun04 ATMEL Smart Card Ics |
| [PP/9806] | <p>Protection Profile Smart Card Integrated Circuit Version 2.0, September 1998. <i>Certifié sous la référence PP/9806.</i></p> |

Annexe 3. Références liées à la certification

| | |
|------------|---|
| | Décret 2002-535 du 18 avril 2002 relatif à l'évaluation et à la certification de la sécurité offerte par les produits et les systèmes des technologies de l'information. |
| [CER/P/01] | Procédure CER/P/01 Certification de la sécurité offerte par les produits et les systèmes des technologies de l'information, DCSSI. |
| [CC] | <p>Common Criteria for Information Technology Security Evaluation :</p> <p>Part 1: Introduction and general model, August 2005, version 2.3, ref CCMB-2005-08-001;</p> <p>Part 2: Security functional requirements, August 2005, version 2.3, ref CCMB-2005-08-002;</p> <p>Part 3: Security assurance requirements, August 2005, version 2.3, ref CCMB-2005-08-003.</p> <p>Le contenu des Critères Communs version 2.3 est identique à celui de la Norme Internationale ISO/IEC 15408:2005.</p> |
| [CEM] | <p>Common Methodology for Information Technology Security Evaluation : Evaluation Methodology, August 2005, version 2.3, ref CCMB-2005-08-004.</p> <p>Le contenu de la CEM version 2.3 est identique à celui de la Norme Internationale ISO/IEC 18045:2005.</p> |
| [CC IC] | Common Criteria Supporting Document - Mandatory Technical Document - The Application of CC to Integrated Circuits, version 2.0, April 2006. |
| [CC AP] | Common Criteria Supporting Document - Mandatory Technical Document - Application of attack potential to smart-cards, version 2.1, April 2006. |
| [CC RA] | Arrangement on the Recognition of Common criteria certificates in the field of information Technology Security, May 2000. |
| [SOG-IS] | «Mutual Recognition Agreement of Information Technology Security Evaluation Certificates», version 2.0, April 1999, Management Committee of Agreement Group. |
| [AIS 34] | <p>Application Notes and Interpretation of the Scheme - Evaluation Methodology for CC Assurance Classes for EAL5+, AIS34, Version 1.00, 01 June 2004</p> <p>Bundesamt für Sicherheit in der Informationstechnik</p> |